

Προσωπικά Στοιχεία:

Όνομα: Ευαγγελινός
Επώνυμο: Μαριάτος
Ηλικία: 40
Οικογενειακή Κατάσταση: Έγγαμος με δύο παιδιά
Τηλέφωνο: 2610 994907 - 6945 934408
email: emariatos@pat.forthnet.gr
Κατοικία: Σταδίου & Κιλκίς, Κάτω Καστρίστι, Ρίον Αχαΐας

Εκπαίδευση:

1992: Πτυχίο Φυσικής από το Πανεπιστήμιο Πατρών

1998: Διδακτορική Διατριβή από το Τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών του Πανεπιστημίου Πατρών. Τίτλος διατριβής: “Ανάπτυξη Συστημάτων Υλικού Λογισμικού με Αντικειμενοστραφείς Μεθοδολογίες”.

Εργασία:

1992-1995: Ερευνητής στα εργαστήρια VLSI και Εφαρμοσμένων Ηλεκτρονικών του τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών του Πανεπιστημίου Πατρών. Συμμετοχή στα ακόλουθα έργα:

- Ανάπτυξη SW και HW για Επεξεργασία Εικόνας και Ήχου
- Ανάπτυξη εργαλείου για αυτόματη μετάφραση σχηματικών σε γλώσσα περιγραφής υλικού VHDL
- Συσχεδίαση Υλικού/Λογισμικού για Image Reconstruction ASIC
- Υψηλού επιπέδου μοντελοποίηση του πλήρους συστήματος για ένα μικτό τερματικό DECT/GSM
- Ανάπτυξη μεθοδολογίας INSYDE για Object-Oriented Codesign

1996: Συμμετοχή σε διεθνή επιτροπή ειδικών (για λογαριασμό των οργανισμών OMI και MCC) που εκπόνησε λεπτομερή μελέτη για το state-of-the-art στο χώρο του hardware-software codesign.

1995-1999: Synergy Systems A.E. Μηχανικός σχεδιασμού ολοκληρωμένων κυκλωμάτων.

1999-2000: GiGA A/S . Senior Engineer με αντικείμενο την ανάπτυξη FPGAs για τηλεπικοινωνιακά συστήματα.

2000-2002: GiGA A/S (Intel Corp.). Senior Engineer με αντικείμενο το embedded software, στο optical networking group.

2002-2009: Ηλεκτρονικά DIAPLOUS E.Π.Ε. Συνιδρυτής και διαχειριστής της εταιρίας. Η DIAPLOUS αναπτύσσει κάμερες και ολοκληρωμένα κυκλώματα (ASICs) για μηχανική όραση σε βιομηχανικά και άλλα περιβάλλοντα.

Δημοσιεύσεις σε περιοδικά και βιβλία:

1. E. P. Mariatos, A. N. Birbas, M. K. Birbas, "A Mapping Algorithm for computer-assisted exploration in the design of Embedded Systems", ACM Transaction on Design Automation (TODAES), Volume 6, Issue 1 (January 2001), pp. 122-147.
2. E. P. Mariatos et. al, "Integrated System Design with an OO Methodology", Current Issues in Electronic Modeling (CIEM), Volume 7, 1996.
3. N. C. Petrellis, E.P. Mariatos et al. "The standardization of an Interface the would bridge VHDL and Physical System Simulators", Real-Time Magazine, 3/1996.
4. E. P. Mariatos, A. P. Merakos, M. K. Birbas, A. N. Birbas, "Hardware Programming Using C++", Journal of Microprocessing and Microprogramming (40) 1994

Λοιπές εργασίες:

5. J. Sullivan, J-M. Laporte, D. Gajski, S. Sapiro, R. Ernst, J-P. Calvez, J. Saul, K. van Rompaey, D. Verert, E. Mariatos, "Joint MCC/OMI Hardware/Software Codesign Study Report", February-June 1996. Report Released at October 1996.

Ανακοινώσεις σε συνέδρια:

6. E. P. Mariatos et. al. "Systems on a Chip: Methodologies and technologies towards full integration of SW and HW on a single IC", invited lecture presented at Microcomputer'95, Baligrod-Poland, October 1995.
7. "Object oriented prototyping at the system level: an image reconstruction application example" Mariatos, E.P.; Birbas, M.K.; Birbas, A.N.; Petrellis, N.; Proceedings., Seventh IEEE International Workshop on Rapid System Prototyping, 1996. 19-21 June 1996 Page(s):90 - 95
8. E. P. Mariatos, A. N. Birbas, M. K. Birbas, N. Petrellis, N. Voros, "Mapping of System Specifications on Hardware-Software Architectures", Proceedings of 7th International Conference on VLSI and CAD, October 13-15, 1997, Seoul, Korea
9. Maciek Wasowski, E. Mariatos, "An Object Oriented Methodology for Hardware Software Codesign", presented at the 1995 Euromicro Conference, Italy September 1995.
10. E. P. Mariatos et. al, "Reuse Blocks Environment for FPGAs", presented in the User's Forum of ED&TC 97, Paris, March 1997.
11. "Design and Implementation of a Reconfigurable, Embedded Real-Time Face Detection System", Mariatos, V.; Adaos, K.D.; Alexiou, G.P.; RSP 2007. 18th IEEE/IFIP International Workshop on Rapid System Prototyping, 2007.28-30 May 2007 Page(s):65 - 68
12. "System-on-a-chip methodology for telecom applications", Voros, N.S.; Tsasakou, S.; Mariatos, V.; Birbas, M.; Birbas, A.; Andritsou, A.; ISSSE 98. 1998 URSI International Symposium on Signals, Systems, and Electronics, 1998. 29 Sept.-2 Oct. 1998 Page(s):321 - 325
13. "Reusable architecture templates and automatic specification mapping for the efficient implementation of ATM protocols", Voros, N.S.; Mariatos, V.; Birbas,

- M.; Birbas, A.; Petrellis, N.; Batistatos, S.; Proceedings. 1998 Ninth International Workshop on Rapid System Prototyping, 1998. 3-5 June 1998 Page(s):45 - 50
14. "Simulating hardware, software and electromechanical parts using communicating simulators", Petrellis, N.C.; Birbas, A.N.; Birbas, M.K.; Mariatos, E.P.; Papadopoulos, G.D.; Proceedings., Seventh IEEE International Workshop on Rapid System Prototyping, 1996. 19-21 June 1996 Page(s):78 - 82
 15. "A formal approach to HW/SW co-design: the INSYDE project", Sinclair, D.; Cuypers, L.; Verschaeve, K.; Holz, E.; Birbas, A.; Mariatos, V.; Kyrloglou, N.; Roux, J.L.; 1996. Proceedings., IEEE Symposium and Workshop on Engineering of Computer-Based Systems, 11-15 March 1996 Page(s):372 - 381
 16. "Artificial neural networks in medical decision making systems: an application to pulmonary diseases' diagnosis through VHDL synthesis", Economou, G.-P.K.; Hallas, J.A.; Mariatos, E.P.; Goutis, C.E.; European Design and Test Conference, 1995. ED&TC 1995, Proceedings. 6-9 March 1995 Page(s):590
 17. "FPGA implementation of artificial neural networks: an application on medical expert systems", Economou, G.-P.K.; Mariatos, E.P.; Economopoulos, N.M.; Lymberopoulos, D.; Goutis, C.E.; Proceedings of the Fourth International Conference on Microelectronics for Neural Networks and Fuzzy Systems, 1994., 26-28 Sept. 1994 Page(s):287 - 293
 18. "A reconfigurable DSP board based on CORDIC elements", Mariatos, E.P.; Birbas, M.K.; Birbas, A.N.; 'Shortening the Path from Specification to Prototype'. Proceedings., 5th Int. Workshop on Rapid System Prototyping, 1994. 21-23 June 1994 Page(s):22 - 25
 19. "A fast DCT processor, based on special purpose CORDIC rotators", Mariatos, E.P.; Metafas, D.E.; Hallas, J.A.; Goutis, C.E.; ISCAS '94., 1994 IEEE, Volume 4, 30 May-2 June 1994 Page(s):271 - 274 vol.4
 20. "Efficient mapping of cepstrum algorithms on a reconfigurable CORDIC system", Merakos, P.; Mariatos, E.; Birbas, M.; Birbas, A.; Frantzeskakis, E.; Karathanasis, H.; EUROMICRO 94. System Architecture and Integration. Proceedings of the 20th Euromicro Conference.5-8 Sept. 1994 Page(s):597 - 602